

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-197167
 (43)Date of publication of application : 14.07.2000

(51)Int.Cl. H04Q 11/04
 H04B 1/74
 H04J 3/00
 H04J 3/08
 H04L 12/56
 H04M 3/22

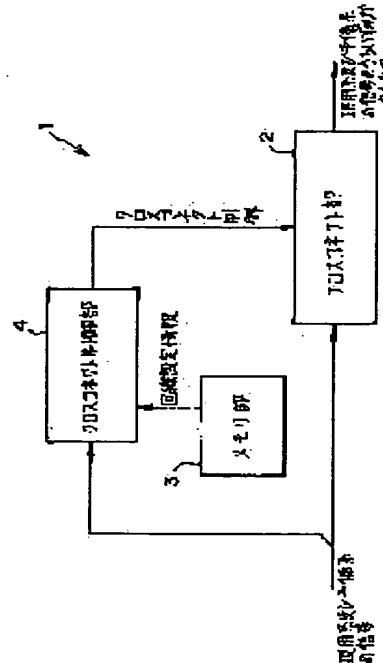
(21)Application number : 10-368083 (71)Applicant : FUJITSU LTD
 (22)Date of filing : 24.12.1998 (72)Inventor : KAWAGUCHI MITSUHIRO
 TANI SHIGEO

(54) CROSS-CONNECT METHOD AND CROSS-CONNECTOR

(57)Abstract:

PROBLEM TO BE SOLVED: To prevent the redundant configuration of a cross connector where channel setting information used for a path switch.service selector is selected and cross connection is conducted on the basis of the information so as to allow a function of a hardware switch having been used in addition to cross connection to be substituted by the cross connector.

SOLUTION: The cross connector 1 is provided with a cross connection section 2 that applies cross connection to signals from a plurality of transmission lines, a memory section 3 that stores line setting information of the signals cross-connected by the cross connection section 2 and a cross connect control section 4 that controls the cross connection section 2 by using the line setting information stored in the memory section 3. Furthermore, the cross connect control section 4 conducts cross connect control to select a signal of an active system or a standby system which has better quality.



LEGAL STATUS

[Date of request for examination] 30.07.2002

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision
of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (JP)

(13) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-197167

(P2000-197167A)

(43) 公開日 平成12年7月14日 (2000.7.14)

(51) Int. C1. ⁷	識別記号	F I	テーマコード (参考)
H 04 Q	11/04	H 04 Q	11/04
H 04 B	1/74	H 04 B	1/74
H 04 J	3/00	H 04 J	3/00
	3/08	3/08	X 5K030 B 5K069
審査請求 未請求 請求項の数 7	OL		(全16頁) 最終頁に統く

(21) 出願番号 特願平10-368083

(71) 出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中4丁目1番1号

(22) 出願日 平成10年12月24日 (1998.12.24)

(72) 発明者 川口 光弘

大阪府大阪市中央区城見2丁目2番6号 富士通関西ディジタル・テクノロジ株式会社内

(74) 代理人 100092978

弁理士 真田 有

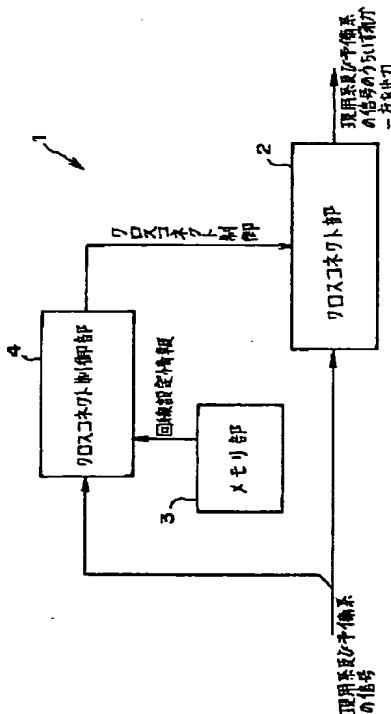
最終頁に統く

(54) 【発明の名称】クロスコネクト方法及びクロスコネクト装置

(57) 【要約】

【課題】 クロスコネクト装置において、パススイッチ・サービスセレクタに用いる回線設定情報を選択し、その情報にてクロスコネクトを行なうことにより、従来、クロスコネクト以外に使用されていたハーディスイッチの機能をクロスコネクトで代用できるようにして装置の冗長構成を防止する。

【解決手段】 複数伝送路からの信号についてクロスコネクトを行なうクロスコネクト部2と、クロスコネクト部2にてクロスコネクトされる信号の回線設定情報を保持するメモリ部3と、メモリ部3に保持された回線設定情報を用いて、クロスコネクト部2を制御するクロスコネクト制御部4とをそなえるとともに、クロスコネクト制御部4が、現用系の信号及び予備系の信号のうち品質の良い方を選択するようにクロスコネクト制御するよう構成する。



【特許請求の範囲】

【請求項1】 少なくとも現用系の信号と予備系の信号とを含む主信号についてクロスコネクトを行なうクロスコネクト方法であって、該クロスコネクトに必要な回線設定情報を保持する保持ステップと、

該回線設定情報を基に該主信号をクロスコネクト制御を行なう制御ステップとをそなえるとともに、該制御ステップが、上記の現用系の信号及び予備系の信号のいずれか一方の信号が選択出力されるように、該クロスコネクト制御を行なうように構成されていることを特徴とする、クロスコネクト方法。

【請求項2】 少なくとも現用系の信号と予備系の信号とを含む主信号についてクロスコネクトを行なうクロスコネクト部と、

該クロスコネクト部でのクロスコネクトに必要な回線設定情報を保持するメモリ部と、該メモリ部に保持された該回線設定情報を用いて、該クロスコネクト部でのクロスコネクトを制御するクロスコネクト制御部とをそなえるとともに、

該クロスコネクト制御部が、上記の現用系の信号及び予備系の信号のいずれか一方が選択出力されるように該クロスコネクト部でのクロスコネクトを制御することを特徴とする、クロスコネクト装置。

【請求項3】 該クロスコネクト制御部が、該信号から警報情報を検出する警報検出部と、該警報検出部にて検出された該警報情報を、該メモリ部に保持されている該回線設定情報に従って、クロスコネクトする警報情報クロスコネクト部と、該警報情報クロスコネクト部にてクロスコネクトされた該警報情報を基に、上記の現用系の信号及び予備系の信号のいずれかを選択する旨の選択情報を生成して出力するスイッチ制御部とをそなえ、該スイッチ制御部から出力された該選択情報を基に、該クロスコネクト部のクロスコネクトを制御することを特徴とする、請求項2記載のクロスコネクト装置。

【請求項4】 該警報検出部が、検出した警報情報を所定の優先順位に従ってコード化するように構成され、該スイッチ制御部が、該警報情報クロスコネクト部にてクロスコネクトされた該コード化された警報情報を用いて、該選択情報を生成するように構成されていることを特徴とする、請求項3記載のクロスコネクト装置。

【請求項5】 該クロスコネクト制御部が、該主信号の先頭データと従属データとの組合せを示すコンカチネーション情報を検出するコンカチネーション情報検出部をそなえ、該コンカチネーション情報検出部にて検出された該コンカチネーション情報を、該メモリ部に保持されている該回線設定情報に従って、クロスコネクトするコンカチネーション情報クロスコネクト部をそなえ、

該スイッチ制御部が、該コンカチネーション情報クロスコネクト部及び該警報情報クロスコネクト部にてそれぞれクロスコネクトされた該コンカチネーション情報及び該警報情報に基づいて、該選択情報を生成するように構成されていることを特徴とする、請求項3記載のクロスコネクト装置。

【請求項6】 該コンカチネーション情報検出部が、検出した該コンカチネーション情報をコード化するように構成され、

10 該スイッチ制御部が、該コンカチネーション情報検出部にてコード化され、該コンカチネーション情報クロスコネクト部にてクロスコネクトされたコンカチネーション情報を基づいて、該選択情報を生成するように構成されていることを特徴とする、請求項5記載のクロスコネクト装置。

【請求項7】 該クロスコネクト制御部が、先頭データをクロスコネクトした制御と同じ制御を従属データにも行なうように構成されたことを特徴とする、請求項5記載のクロスコネクト装置。

20 【発明の詳細な説明】**(目次)****発明の属する技術分野****従来の技術(図11)****発明が解決しようとする課題****課題を解決するための手段(図1)****発明の実施の形態(図2～図10)****発明の効果****【0001】**

【発明の属する技術分野】 本発明は、SDH(Synchronous Digital Hierarchy)伝送装置に好適に使用できる、クロスコネクト方法及びクロスコネクト装置に関する。

【0002】

【従来の技術】 一般に、リングネットワーク(以下、単に「リング」ということもある)は、複数のノード装置(SDH伝送装置)間が高速伝送路(現用と予備)により接続されて構成される。ここで、リングネットワークを構成する各ノード装置[例えば、ADM(Add Drop Multiplexer)等]は、その下位階層にある他の低速側のネットワークから送られてくる信号を低速伝送路を介して受信し、リング上の他のノード装置へ向けて、高速の伝送路(現用)にアッドしたり、リング上の他のノード装置から高速伝送路を通じて送られてくる信号を、スルーフィルタにより、さらに別のノード装置へスルーセンサたり、ドロップフィルタにより低速側のネットワークへ向けて低速伝送路にドロップしたりすることができるようになっている。なお、リングネットワーク内の高速伝送路を(高次群)SDHフレームが伝送され、このSDHフレームのペイロードに下位階層からの信号が搭載される。

40 **【0003】** このリングネットワークとして、或るノード装置から送信された信号が伝送される伝送路に障害が

あると、APS(Automatic Path Switch)と呼ばれる制御により、送信先のノード装置へ障害が見かけ上無かつたように伝送路を切り替えることのできるUPSR(Unidirectional Protection Switched Ring)が案出されている。

【0004】このUPSRタイプのリングネットワークでは、高速伝送路の現用系（以下、単に、「現用」と言う場合がある）と予備系（以下、単に、「予備」と言う場合がある）とにそれぞれ同じ信号を送信し、受信側で両系の信号の品質（回線品質）を監視し、パススイッチ(Path Switch)により、品質の良い方を選択して出力するようになっている。

【0005】また、このUPSRタイプのリングネットワークに対して、通常運用時には現用系に信号を送信し、障害発生時には現用系に送信中の信号を予備系に折り返して、送出するBLSR(BI-directional Line Switched Ring)タイプのリングネットワークも案出されている。このBLSRタイプのリングネットワークでは、受信側のノード装置において、サービスセレクタ(Service Selector)が、通常運用時に、現用系の信号を選択し、障害発生時に予備系の信号を選択して、現用と予備系の信号の切り替えを行なっている。

【0006】このように、リングネットワークには現状ではUPSRとBLSRとがあるため、上記のパススイッチとサービスセレクタとの両方をそなえて、UPSR及びBLSRのいずれのリングネットワークも対応できるようにした装置も考案されている。ここで、例えば、図11に示すノード装置10-1は、このようにUPSR及びBLSRのいずれのリングネットワークにも対応できるように構成されたものであり、この図11示すように、ノード装置10-1は、TSA(Time Slot Assignment)部10-1a, 10-1b, 10-1c, パススイッチ(PSWと表記)10-1d, TSI(Time Slot Interchange)部10-1e, S. S(Service Selector)10-1f, 10-1gをそなえて構成されている。

【0007】このノード装置10-1において、パススイッチ処理は、ライン(Line)からドロップ(drop)されてくる信号をTSA部10-1a, 10-1b(Soft Switch)とパススイッチ10-1d(Hard Switch)とによって、行なわれるようになっており、パススイッチ処理後の信号容量は、クロスコネクト(Soft Switch)前の信号容量の半分になる。

【0008】一方、サービスセレクタ処理は、ライン(Line)にアッドされる信号とスルーされる信号に対してTSI部(クロスコネクト)10-1e(Soft Switch)とサービスセレクタ10-1f, 10-1g(Hard Switch)とにより行なわれ、サービスセレクタ処理後の信号容量も処理前の信号容量の半分になる。

【0009】

【発明が解決しようとする課題】通常、TSA部10-

1a～10-1cやTSI部10-1e等による処理(クロスコネクト処理)はソフトからの回線設定のみ(soft Switch)で動作し、前記図11にも示すように、パススイッチ10-1dやサービスセレクタ10-1f, 10-1g等のハードスイッチを用いる場合には現用系及び予備系とも、それぞれクロスコネクト処理後のデータに対して選択処理〔セレクタを用いてプロテクションスイッチ(Hard Switch)〕を行なっている。

【0010】この場合、TSI部10-1eは、送られてくる信号をクロスコネクトし、S. S10-1f, 10-1gに送出するが、クロスコネクトした信号が、S. S10-1f, 10-1gにて選択されない場合もあり、また、PSW10-1dでは、TSA10-1a及びTSA10-1bのいずれか一方から送られてくる信号を選択して出力するようになっており、このようなPSW10-1dやS. S10-1f, 10-1gにて出力されない信号をもクロスコネクト等する冗長の構成は、余分な電力を消費する課題を有する。

【0011】本発明は、このような課題に鑑み創案されたものであり、パススイッチやサービスセレクタに用いる回線設定情報を選択し、その信号にてクロスコネクトの切り替えを行なうことにより、従来クロスコネクト以外に使用されていたハードスイッチの機能をクロスコネクトで代用できるようにすることにより装置構成の冗長を防止する、クロスコネクト方法及びクロスコネクト装置を提供することを目的とする。

【0012】

【課題を解決するための手段】このため、本発明のクロスコネクト方法は、クロスコネクトに必要な回線設定情報を保持する保持ステップと、該回線設定情報を基に該主信号をクロスコネクト制御を行なう制御ステップとをそなえるとともに、該制御ステップが、上記の現用系の信号及び予備系の信号のいずれか一方の信号が選択出力されるように、該クロスコネクト制御を行なうように構成されている(請求項1)。

【0013】一方、図1は、本発明の請求項2記載のクロスコネクト装置を示す原理ブロック図であり、この図1において、クロスコネクト装置1は、少なくとも現用系の信号と予備系の信号とを含む主信号についてクロスコネクトを行なうクロスコネクト部2と、該クロスコネクト部2でのクロスコネクトに必要な回線設定情報を保持するメモリ部3と、該メモリ部3に保持された該回線設定情報を用いて、該クロスコネクト部2でのクロスコネクトを制御するクロスコネクト制御部4とをそなえるとともに、該クロスコネクト制御部4が、上記の現用系の信号及び予備系の信号のいずれか一方が選択出力されるように該クロスコネクト部2でのクロスコネクトを制御するように構成されている。

【0014】さらに、該クロスコネクト制御部4に、該信号から警報情報を検出する警報検出部と、該警報検出

部にて検出された該警報情報を、該メモリ部3に保持されている該回線設定情報に従って、クロスコネクトする警報情報クロスコネクト部と、該警報情報クロスコネクト部にてクロスコネクトされた該警報情報を基に、上記の現用系の信号及び予備系の信号のいずれかを選択する旨の選択情報を生成して出力するスイッチ制御部とをそなえ、該スイッチ制御部から出力された該選択情報を基に、該クロスコネクト部2のクロスコネクトを制御するように構成することもできる（請求項3）。

【0015】さらに、該警報検出部を、検出した警報情報を所定の優先順位に従ってコード化するように構成し、該スイッチ制御部を、該警報情報クロスコネクト部にてクロスコネクトされた該コード化された警報情報を用いて、該選択情報を生成するように構成することもできる（請求項4）。または、該クロスコネクト制御部4に、該主信号の先頭データと従属データとの組合せを示すコンカチネーション情報を検出するコンカチネーション情報検出部をそなえ、該コンカチネーション情報検出部にて検出された該コンカチネーション情報を、該メモリ部3に保持されている該回線設定情報に従って、クロスコネクトするコンカチネーション情報をクロスコネクト部をそなえ、該スイッチ制御部が、該コンカチネーション情報クロスコネクト部及び該警報情報クロスコネクト部にてそれぞれクロスコネクトされた該コンカチネーション情報及び該警報情報に基づいて、該選択情報を生成するように構成することもできる（請求項5）。

【0016】さらに、該コンカチネーション情報検出部を、検出した該コンカチネーション情報をコード化するように構成し、該スイッチ制御部を、該コンカチネーション情報検出部にてコード化され、該コンカチネーション情報クロスコネクト部にてクロスコネクトされたコンカチネーション情報に基づいて、該選択情報を生成するように構成することもできる（請求項6）。

【0017】または、該クロスコネクト制御部4を、先頭データをクロスコネクトした制御と同じ制御を従属データにも行なうように構成するのが望ましい（請求項7）。

【0018】

【発明の実施の形態】以下、図面を参照して本発明の実施の形態を説明する。図2は、本発明の一実施形態に係るクロスコネクト装置を示すブロック図であり、この図2に示すクロスコネクト装置10は、入力N（Nは整数）チャンネルの信号を出力M（Mは整数）チャンネルの（主）信号にクロスコネクトするとともに、現用及び

予備の信号を信号品質の良い方を選択して出力するパススイッチ処理及びサービスセレクタ処理を行なうものである。なお、入力チャンネル数“N”と出力チャンネル数“M”との関係は、装置やネットワーク等の保守者の設定に依存して、“N=M”や“N>M”等と定まる。

【0019】このため、クロスコネクト装置10は、図2に示すように、主信号TSI部20、パス(Path)設定部30、スイッチトリガ検出部41、スイッチトリガクロスコネクト部42、セレクタ制御部43、ACMセレクタ44をそなえて構成されている。なお、以下、主信号がSTS-12cフレームで送られてきて、1フレームに12チャンネル分の信号が多重されており、本クロスコネクト装置10は、送られてくる（N/12）個のSDH伝送フレーム（STS-12c）を（M/12）個として出力する場合を例に説明する。

【0020】主信号TSI部（クロスコネクト部）20は、複数伝送路からの信号であって各SDH伝送フレーム（以下、単に「SDHフレーム」と言ったり「伝送フレーム」と言ったりすることがある）にチャンネル毎に搭載されている主信号をパス設定部30からの回線設定情報を基に、所望の出力チャンネルにクロスコネクトして出力するものである。

【0021】図2に示す“N:M”は、主信号TSI部20にて、Nチャンネルの入力に対してMチャンネルが出力されることを意味する。スイッチトリガ検出部41は、パススイッチ処理やサービスセレクタ処理を行なうタイミングを示すトリガ情報を検出するものであり、トリガ情報として、コンカチネーション（Concatenation）情報及びアラーム（Alarm）情報を検出するようになって30いる。

【0022】このため、スイッチトリガ検出部41は、図2に示すように、コンカチネーション検出部41Aとアラーム検出部41Bをそなえて構成されている。ここで、コンカチネーション検出部（コンカチネーション情報検出部）41Aは、高次群のSDHフレームに搭載されている主信号が先頭データと従属データとの組合せで成っていることを示すコンカチネーション情報を検出するもので、ここでは、SDHフレームのSOH内に搭載されている“H1”，“H2”バイトを基にコンカチネーションを検出して、検出したコンカチネーション情報を次表1に示すような所定のコードに符号化して出力するようになっている。

【0023】

【表1】

符号化例

コンカチネーションコード (Conc Code)	コンカチネーションサイズ状態 (Conc Size Status)
000	UNEQ(Unequipped)
001	STS-1
010	STS-3c
011	STS-12c
100	STS-24c
101	STS-48c
110	STS-1(予備) ※
111	STS-1(予備) ※

【0024】なお、上記の表1に示す「※」は、設定されていないコードを意味し、また“000”(UNEQ)は、例えば、回線設定されていないチャンネルに対して出力するコンカチネーション情報を示している。従って、本クロスコネクト装置10では、(N/12)個のSTS-12cフレームを受信すると、コンカチネーション検出部41Aは、“011”を検出することになる。

【0025】ここで、図3(a)は、コンカチネーション検出部41Aから出力されるデータ例を示す図であり、この図3(a)に示すように、コンカチネーション検出部41Aからは、チャンネル毎にコンカチネーションサイズのコードが3ビットパラレルデータとして出力される(上記表1の左欄に示す3ビットのデータがパラレルに出力される)。

【0026】例えば、STS-12cフレームを受信した場合は、図3(a)に示す各チャンネル毎のパラレルデータは、“011”となる。また、図3(a)中に記載の「グループ」は、STS-12cを1フレーム当たりに搭載されているチャンネル数(12)に対応して、12チャンネル毎にグループ化した意味で示している。なお、この「グループ」の表記は、他の図面においても、別段の定めを除きその意味で用いている。

【0027】次に、アラーム検出部(警報検出部)41Bは、受信した主信号からアラーム情報(警報情報)を検出するもので、本実施形態では、検出したアラーム情報を例えば、次表2に示すような所定の優先順位に従つてコード化して出力するようになっている。なお、アラーム情報としては、AIS-P(STS Path Alarm Indication Signal), UNEQ-P(STS Path Unequipped), PLM-P(STS Path Payload Label Mismatch), PDI-P(STS Path Payload Defect Indication), B3M

ajor(B3 Bit Error Ratio Major Alarm), B3Minor(B3 Bit Error Ratio Minor Alarm)等がある。

【0028】ここで、AIS-Pは、STSバスレベルのアラームを示し、ラインオーバヘッド(Line Overhead)の“H1”, “H2”バイトが全て“1”であることを検出することで判断されるようになっている。UNEQ-Pは、STSペイロード(Payload)の回線未設定(データが伝送されていない状態)を示し、パスオーバヘッド上の“C2”バイトが全て“0”であることを検出することで判断されるようになっている。

【0029】また、PLM-Pは、STSペイロードに搭載されているデータのフォーマットと、その信号を処理するために処理を行なうハードに設定されているフォーマット情報とがミスマッチ(Mismatch)していることを示し、処理を行なうハードに設定される“C2”バイト情報と、ペイロード上のパスオーバヘッドに搭載されてくる“C2”バイトの比較を行なうことで判断されるようになっている。

【0030】PDI-Pは、STSペイロードに搭載されているデータのディフェクト(defect)数を示し、このディフェクト数はコード化され、パスオーバヘッド上の“C2”バイトに搭載されており、このコード表示を検出することで判断されるようになっている。B3Major, B3Minorは、STSペイロード内に搭載されるデータのBIP(bit interleaved parity)のエラー検出確率であり、確率のレートは $10^{-3} \sim 10^{-9}$ までが検出される。B3Majorは、このレートの $10^{-3} \sim 10^{-6}$ の範囲内で決めることが可能であり、それ以外のレート($\sim 10^{-9}$)はB3Minorとする。

【0031】

【表2】

アラーム情報の符号化例

優先順位 ↑ ↓ 低	アラームコード (ALARM code)	受信したアラーム状態 (Received Alarm Status)
	11111	AIS-P/UNEQ/PLM-P(論理和)
	11110	B3Major
	11101	PDI-P (Received "FC _H " code)
	11100	PDI-P (Received "FB _H " code)
	11011	PDI-P (Received "FA _H " code)
	11010	PDI-P (Received "F9 _H " code)
	11001	PDI-P (Received "F8 _H " code)
	11000	PDI-P (Received "F7 _H " code)
	10111	PDI-P (Received "F6 _H " code)
	10110	PDI-P (Received "F5 _H " code)
	10101	PDI-P (Received "F4 _H " code)
	10100	PDI-P (Received "F3 _H " code)
	10011	PDI-P (Received "F2 _H " code)
	10010	PDI-P (Received "F1 _H " code)
	10001	PDI-P (Received "FO _H " code)
	10000	PDI-P (Received "EF _H " code)
	01111	PDI-P (Received "EE _H " code)
	01110	PDI-P (Received "ED _H " code)
	01101	PDI-P (Received "EC _H " code)
	01100	PDI-P (Received "EB _H " code)
	01011	PDI-P (Received "EA _H " code)
	01010	PDI-P (Received "E9 _H " code)
	01001	PDI-P (Received "E8 _H " code)
	01000	PDI-P (Received "E7 _H " code)
	00111	PDI-P (Received "E6 _H " code)
	00110	PDI-P (Received "E5 _H " code)
	00101	PDI-P (Received "E4 _H " code)
	00100	PDI-P (Received "E3 _H " code)
	00011	PDI-P (Received "E2 _H " code)
	00010	PDI-P (Received "E1 _H " code)
	00001	B3Minor
	00000	Normal

【0032】上記表2に示す優先順位は、順位が低くなる程、良いデータ品質であることを意味しており、回線設定されない場合は、“11111”に含まれる（回線設定なしのUNEQ出力は、アラームのUNEQ-Pと同じ状態であると判断させる）。ここで、図4(a)は、アラーム検出部41Bから出力されるデータ例を示す図であり、この図4(a)に示すように、アラーム検出部41Bからは、チャンネル毎にアラーム情報が5ビットのパラレルデータとして出力される（上記表2の左欄に示す5ビットのデータ（アラームコード）がパラレルに出力される）。

【0033】次に、バス設定部（メモリ部）30は、主信号TSI部20でのクロスコネクト処理に必要な信号の回線設定情報を保持するもので、ここでは、回線設定情報を現用と予備毎にそれぞれそなえており、“N:M”的クロスコネクトを行なうために、“2M”分のレ

ジスタ（メモリ）を持つように構成されている。即ち、バス設定部30は、図2に示すように、ACM(Address Control Memory)30-0, 30-1をそなえて構成されており、ACM30-0は、現用（図2には「0系」と表記）のチャンネル毎に回線設定情報を保持し、ACM30-1は、予備（図2には「1系」と表記）のチャンネル毎に回線設定情報を保持するようになっている。
【0034】なお、回線設定情報とは、例えば、出力チャンネルと入力チャンネルとのリンク関係を示す情報であって、出力チャンネル“J”（J=1～M）に入力チャンネル“I”（I=1～N）をリンクさせるための情報で、これらの回線設定情報は、各ACM30-0及びACM30-1からスイッチトリガクロスコネクト部42及びACMセレクタ44へ送られる。
【0035】ここで、図5は、ACM30-0から出力される回線設定情報例を示す図であり、この図5に示す

40 ACM30-1は、予備（図2には「1系」と表記）のチャンネル毎に回線設定情報を保持するようになっている。

【0034】なお、回線設定情報とは、例えば、出力チャンネルと入力チャンネルとのリンク関係を示す情報であって、出力チャンネル“J”（J=1～M）に入力チャンネル“I”（I=1～N）をリンクさせるための情報で、これらの回線設定情報は、各ACM30-0及びACM30-1からスイッチトリガクロスコネクト部42及びACMセレクタ44へ送られる。

50 【0035】ここで、図5は、ACM30-0から出力される回線設定情報例を示す図であり、この図5に示す

よう、ACM30-0からは、回線設定情報がチャンネル毎に10ビットのパラレルデータとして出力されるようになっており、このチャンネル毎の各回線設定情報は、ACM30-0から後述するコンカチネーションTSI部42AとアラームTSI部42Bへそれぞれ出力されるようになっている。

【0036】なお、図5に記載のチャンネル番号(ch1～chM)は、クロスコネクト後のチャンネル番号(出力チャンネル番号)を意味し、各出力チャンネル毎に出力される10ビットのパラレルデータは、クロスコネクト前のチャンネル番号(入力チャンネル番号)を示す情報である。従って、図5に示す各チャンネル毎の回線設定情報は、出力チャンネル毎に、出力チャンネルにリンクする入力チャンネル(現用)を示す10ビットのパラレルデータとして出力されることになる。

【0037】また、ACM30-1から後述するコンカチネーションTSI部42A及びアラームTSI部42Bへ出力される回線設定情報も、前記図5に示すACM30-0から出力される回線設定情報と同じように、チャンネル毎に10ビットパラレルデータとして出力される。なお、ACM30-1から出力される出力チャンネル毎の回線設定情報も、出力チャンネルにリンクする入力チャンネル(予備)を示す情報である。

【0038】一方、図6は、ACM30-0からACMセレクタ44へ出力される回線設定情報例を示す図であり、この図6に示すように、ACM30-0からACMセレクタ44へは、チャンネル毎に、10ビットのパラレルデータが出力されるようになっている。なお、この図6には、10ビットのパラレルデータの構成を具体的には示していないが、この図6に記載のチャンネル番号(ch1～chM)は、クロスコネクト後のチャンネル番号(出力チャンネル番号)を意味し、各チャンネル毎に出力される10ビットのパラレルデータは、前記の図5に示す回線設定情報(10ビットのパラレルデータ)と同様に、出力チャンネルにリンクする入力チャンネル(現用)を示す情報である。

【0039】また、ACM30-1からACMセレクタ44へ出力される回線設定情報も、前記の図6に示すACM30-0から出力される回線設定情報と同様に、チャンネル毎に10ビットのパラレルデータとして出力され、出力チャンネルにリンクする入力チャンネル(予備)を示す情報が出力されるようになっている。なお、これらの回線設定情報は、装置の保守者等が回線を設定する際に、図示しない他の装置等を制御して、ACM30-0, 30-1に設定保持させるようになっている。

【0040】次に、スイッチトリガクロスコネクト部42は、スイッチトリガ検出部41にて検出されたトリガ情報をバス設定部30に保持されている回線設定情報(図5参照)に従って、クロスコネクト処理を行なうものである。具体的に、このスイッチトリガクロスコネク

ト部42は、ACM30-0及びACM30-1に保持されている回線設定情報に従って、コンカチネーション情報及びアラーム情報に対して主信号TSI部20でのクロスコネクトと同様のクロスコネクトを行なうようになっており、例えば、主信号TSI部20にて入力チャンネル“I”が出力チャンネル“J”にクロスコネクトされる場合には、入力チャンネル“I”的コンカチネーション情報及びアラーム情報を、出力チャンネル“J”にクロスコネクトするようになっている。

【0041】このため、スイッチトリガクロスコネクト部42は、図2に示すように、コンカチネーションTSI部42A及びアラームTSI部42Bをそなえて構成されている。ここで、コンカチネーションTSI部(コンカチネーション情報クロスコネクト部)42Aは、コンカチネーション検出部41Aにて検出されたコンカチネーション情報をバス設定部30に保持されている回線設定情報に基づいてクロスコネクトして、現用と予備のコード化したコンカチネーション情報を別々にセレクタ制御部43へ出力するものである。

【0042】ここで、図3(b)は、コンカチネーションTSI部42Aにて出力される出力データ例を示す図であり、この図3(b)に示す出力データが、現用と予備とで別々にセレクタ制御部43へ出力されるようになっている。例えば、このコンカチネーションTSI部42Aは、コンカチネーション検出部41Aから送られてくる入力Nチャンネルのコンカチネーション情報を[図3(a)参照]を、ACM30-0から送られてくる回線設定情報(図5参照)を基にクロスコネクトを行なって、現用のコンカチネーション情報として、セレクタ制

30 御部43へ出力するようになっている[図2中「Mch(0系) aと表記」]。

【0043】なお、図2に示すコンカチネーションTSI部42A内の“N: (M×2)”は、コンカチネーションTSI部42Aにてコンカチネーション検出部41Aから送られてくるNチャンネルのコードをクロスコネクトした後に、現用と予備毎にMチャンネルのコードが出力されることを意味する。例えば、入力チャンネル(ch3)が現用として用いられ、且つ、主信号TSI部20にて、入力チャンネル(ch3)が出力チャンネル(ch24)にクロスコネクトされる場合には、図3(a), (b)に示すように、検出された入力チャンネル(ch3)のコンカチネーション情報(3ビットのパラレルデータ)は、コンカチネーションTSI部42Aにて、チャンネル(ch24)にクロスコネクトされる。

【0044】一方、コンカチネーションTSI部42Aは、このとき、入力Nチャンネルのコンカチネーション情報を[図3(a)参照]を、ACM30-1に保持される予備の回線設定情報を基にクロスコネクトして、予備のコンカチネーション情報として、セレクタ制御部43

50

へ出力する〔図2中「Mch(1系)b」と表記〕。例えば、入力チャンネル(ch23)が予備として用いられ、且つ、主信号TSI部20にて、入力チャンネル(ch23)が出力チャンネル(ch8)にクロスコネクトされる場合には、図3(a), (b)に示すように、検出された入力チャンネル(ch23)のコンカチネーション情報(3ビットのパラレルデータ)は、ゴンカチネーションTSI部42Aにて、チャンネル(ch24)にクロスコネクトされるようになっている。

【0045】次に、アラームTSI部(警報情報クロスコネクト部)42Bは、アラーム検出部41Bにて検出されたアラーム情報をパス設定部30に保持されている回線設定情報に基づいてクロスコネクトし、現用と予備のコード化したアラーム情報を別々にセレクタ制御部43へ出力するものである。ここで、図4(b)は、アラームTSI部42Bから出力される出力データ例を示す図であり、この図4(b)に示す出力データが、現用と予備と別々にセレクタ制御部43へ出力されるようになっている。また、図2に示すアラームTSI部42B内の“N:(M×2)”は、アラームTSI部42Bにて、アラーム検出部41Bから送られてくるNチャンネルのコードをクロスコネクトした後に、現用と予備毎にそれぞれMチャンネルのコードが出力されることを意味する。

【0046】具体的には、アラームTSI部42Bは、アラーム検出部41Bから送られてくる入力Nチャンネル分のアラーム情報〔図4(a)参照〕を、ACM30-0から送られてくる回線設定情報(図5参照)を基にクロスコネクトを行なって、現用のアラーム情報として、セレクタ制御部43へ出力するようになっている〔図2中「Mch(0系)c」と表記〕。

【0047】例えば、入力チャンネル(ch3)が現用として用いられ、且つ、主信号TSI部20にて、入力チャンネル(ch3)が出力チャンネル(ch24)にクロスコネクトされる場合には、図4(a), (b)に示すように、検出された入力チャンネル(ch3)のアラーム情報(5ビットのパラレルデータ)は、アラームTSI部42Bにて、チャンネル(ch24)にクロスコネクトされるようになっている。

【0048】一方、アラームTSI部42Bは、入力Nチャンネルのアラーム情報〔図4(a)参照〕を、ACM30-1に保持される予備の回線設定情報(図5に示すものに相当する予備用の情報)を基にクロスコネクトして、予備のアラーム情報として、セレクタ制御部43へ出力する〔図2中「Mch(1系)d」と表記〕。例えば、入力チャンネル(ch23)が予備として用いられ、且つ、主信号TSI部20にて、入力チャンネル(ch23)が出力チャンネル(ch8)にクロスコネクトされる場合には、図4(a), (b)に示すように、検出された入力チャンネル(ch23)のアラーム

情報(5ビットのパラレルデータ)は、アラームTSI部42Bにて、チャンネル(ch8)にクロスコネクトされるようになっている。

【0049】次に、セレクタ制御部(スイッチ制御部)43は、アラームTSI部42Bにてクロスコネクトされたアラーム情報及びコンカチネーションTSI部42Aにてクロスコネクトされたコンカチネーション情報を基に、現用及び予備の信号のいずれかを選択する旨の情報(選択情報)を出力するものである。また、セレクタ制御部43は、パススイッチ及びサービスセレクタ処理をアラームの優先順位による切り替えたり、ソフトウェアからの設定によりスイッチ方向の決定を行なったりするようになっており、これらの切り替えやスイッチ方向の決定は、出力1チャンネルにつき入力される2チャンネル分(現用と予備)のアラームとコンカチネーションとの対の情報を基に行なうようになっている。

【0050】従って、これらの情報を基に、セレクタ制御部43は、ハード及びソフトスイッチを行ない選択情報を出力するようになっている。具体的には、セレクタ制御部43は、出力1チャンネルにリンクする入力2チャンネルの各アラーム情報を比較し、アラーム情報としてアラームTSI部42Bから送られてくるコード(バイナリコード:表2参照)を比較して、優先順位の低いアラーム情報を示す現用及び予備のいずれか一方を選択する。

【0051】例えば、セレクタ制御部43は、出力Jチャンネルにリンクする2つの入力チャンネルに対して、0系(現用)で“AIS-P”が検出され、1系(予備)で“B3Minor”が検出された場合には、セレクタ制御部43は1系の主信号を主信号TSI部20にて出力できるように、出力Jチャンネルの回線設定情報に1系のチャンネルを選択すべき旨の選択情報をACM44セレクタに出力する。

【0052】ここで、図7は、セレクタ制御部43からACMセレクタ44へ出力される選択情報例を示す図であり、この図7に示すチャンネル番号は、主信号TSI部20の出力チャンネルを意味し、この出力チャンネル毎に、選択情報がACMセレクタ44へ出力されるようになっている。なお、本実施形態では、例えば、各出力チャンネル毎に、選択情報として1ビットのデータとして、現用を選択すべき旨の“0”及び予備を選択すべき旨の“1”的いずれか一方が出力される。

【0053】また、セレクタ制御部43は、コンカチネーションTSI部42Aから送られてくるコンカチネーション情報を基に、コンカチネーション動作を実行するようになっている。このコンカチネーション動作の実行に際し、セレクタ制御部43は、現用及び予備のコンカチネーション情報を対して、適切なコードを受信しているかを判断する。

【0054】ここで、図8は、セレクタ制御部43での

受信コードに対する判断を説明するための図であり、この図8では、コンカチネーションの先頭と従属との関係を示しており、主信号TSI部20に1スロット(slot)当たり最大STS-12cの信号を入力でき、STS-48cを取り扱う場合には4スロットを要し、図8に示すように、主信号TSI部20が8スロットの伝送容量を扱える場合を前提にしている。

【0055】本クロスコネクト装置10は、STS-12cを取り扱うことから、図8に示す矢印Aの12cで、従属チャネル(ch2～ch12)は、先頭チャネル(ch1)に従属している。なお、セレクタ制御部43は、STS-12cのコードを受信できるチャネルがチャネル(ch1)のみであるため、他のチャネルでSTS-12cのコードを受信すると、無視するようになっており、また、受信したコンカチネーションのコードが正確なものであるかを識別するようになっている。

【0056】ここで、図9(a)～(e)は、それぞれセレクタ制御部43がコンカチネーションのコードを認識するために用いる定義を説明するための図であり、セレクタ制御部43は、ネットワークや装置の保守者等により設定されたコンカチネーションサイズを受信すると、図9(a)に示す定義に従って、コンカチネーションコードを認識するようになっている。

【0057】ここで、セレクタ制御部43は、受信したコンカチネーション情報が設定されているコンカチネーションサイズより大きいサイズのコンカチネーション情報を受信したときには、チャネル毎にSTS-1として取り扱い、コンカチネーションサイズがSTS-12cに設定されている場合に、図9(c)に示すように、STS-12cより大きいコンカチネーションサイズを検出したときには、STS-1として扱うようになっている。

【0058】例えば、セレクタ制御部43は、先頭チャネルのコンカチネーションサイズがSTS-12cと設定されている場合にもかかわらずSTS-24c或いはSTS-48cのコードが検出されたときには、図9(c)に示すように、STS-1として取り扱うようになっている〔図9(c)中「C」と表記〕。また、セレクタ制御部43は、コンカチネーションTSI部42Aから送られてくる現用と予備のコンカチネーションコードを比較して、コンカチネーション容量の大きいほうをこのチャネルのコンカチネーションと認識するようになっている。

【0059】ここで、図10は、セレクタ制御部43におけるコンカチネーションの判定を説明するための図であり、この図10には、コンカチネーション容量の違うコードを比較したときに、いずれかのコンカチネーションを選択するかが示されており、セレクタ制御部43は、この図10に示す情報を基に、コンカチネーション

容量を判定するようになっている。

【0060】例えば、セレクタ制御部43は、ある出力チャネルについて、図10中の矢印Bで示すように、EAST側からコンカチネーション(STS-1)を検出し、WEST側からコンカチネーション(STS-12c)を検出したときには、コンカチネーション(STS-12c)を選択するようになっている(図10中の矢印Bの欄の“O”)。

【0061】なお、図10中の“EAST”は、現用及び予備のいずれか一方であることに相応し、EAST側から受信した信号が現用であるならば、“WEST”は、予備に相応する。また、図10中“SS”は、サービスセレクトを意味し、“PSW”は、バススイッチを意味する。さらに、セレクタ制御部43は、コンカチネーションの先頭チャネルの適切なコードを受信したときには、従属チャネルについてはアラーム情報の比較を行なわずに、先頭チャネルと同じ選択情報を出力するようになっている(コンカチネーション動作)。

【0062】例えば、セレクタ制御部43が図7に示す出力チャネル(ch1)に選択情報“0”を出力した場合には、従属チャネル(ch2～ch12)には、先頭チャネル(ch1)の選択情報“0”が複写されて、出力されるようになっている。つぎに、ACMセレクタ44は、セレクタ制御部43から送られてくる選択情報を基に、ACM30-0及び30-1から送られてくる各回線設定情報を選択するものである。

【0063】ACMセレクタ44は、セレクタ制御部43にて送出された選択情報(図7参照)を基に、ACM30-0及びACM30-1からそれぞれ送出された回線設定情報を、チャネル毎に選択して主信号TSI部20へ送るようになっている。図7に示すチャネル毎の1ビットで構成される選択情報が、ACMセレクタ44で現用及び予備の回線設定情報のいずれかを選択する際に用いられるようになっており、ACMセレクタ44は、図7に示すシリアルに送られてくる選択情報をパラレルに変換して、回線設定情報の選択を行なうようになっており、選択情報が“0”的ときは、現用系の回線設定情報を選択し、逆に選択情報が“1”的ときは、予備系の回線設定情報を選択するようになっている。

【0064】例えば、図7に示す出力チャネル(ch1)の選択情報が“1”である場合、ACMセレクタ44は、ACM30-0とACM30-1からそれぞれ送られてくる出力チャネルとリンクする入力チャネルを示す回線設定情報のうち、ACM30-1から送られてくる回線設定情報を選択するようになっている。ACMセレクタ44にて選択された回線設定情報は、再び図6を用いて説明すると、M/12パラレル制御に出力されるようになっている。各出力チャネル毎に送出された回線設定情報が、主信号TSI部20にて読み出しあddressとして用いられるようになっている(M/12パ

ラレルのデータで主信号TSI部20が制御される)。
【0065】これらのコンカチネーション検出部41Aとアラーム検出部41BとコンカチネーションTSI部42AとアラームTSI部42Bとセレクタ制御部43とACMセレクタ44とがそなえられることで、クロスコネクト装置10は、バス設定部30に保持された回線設定情報を用いて、主信号TSI部20でのクロスコネクトを制御するクロスコネクト制御部に相応するものをそなえて構成される。

【0066】上述の如く構成されたクロスコネクト装置10の動作を、コンカチネーションサイズ12c(12チャンネル搭載)のSONET(Synchronous Optical Network)フレームを現用及び予備の系から受信し、受信したチャンネルのうち入力24チャンネル(現用; 1ch~12ch, 予備; 13ch~24ch)を出力チャンネル(ch1~ch12)にクロスコネクトする場合を例に説明する。

【0067】現用及び予備の信号としてクロスコネクト装置10に送られてくる信号は、主信号TSI部20へ送られるとともに、スイッチトリガ検出部41へ送られる。スイッチトリガ検出部41では、コンカチネーション検出部41Aが、受信した主信号中のセクションオーバーヘッド(Section Over Head)からコンカチネーション情報を検出し、検出したコンカチネーション情報を所定のコードに置き換えてコンカチネーションTSI部42Aへ送る。

【0068】具体的には、コンカチネーション検出部41Aは、受信した現用及び予備の信号は、セクションオーバーヘッド内の“H1”, “H2”バイトからSTS-12cを検出することにより表1に示す“011”を出力する【図3(a)参照】。なお、入力チャンネル(1ch~12ch)には同じコンカチネーション情報(“011”)が、コンカチネーション検出部41AからコンカチネーションTSI部42Aへ3ビットパラレル信号として出力される。

【0069】一方、スイッチトリガ検出部41内のアラーム検出部41Bは、各チャンネル毎に、受信信号からアラーム情報を検出し、検出したアラーム情報を所定のコードに置き換えてアラームTSI部42Bへ送出する【図4(a)参照】。次に、アラームTSI部42Bでは、アラーム検出部41Bから送られてくるアラーム情報【図4(a)参照】を、ACM30-0から送られてくる現用の回線設定情報とACM30-1から送られてくる予備の回線設定情報(図5参照)とを用いて、クロスコネクトする【図4(b)参照】。

【0070】また、コンカチネーションTSI部42Aも、上記アラームTSI部42Bのクロスコネクト処理と同様に、図5に示す回線設定情報を用いて、コンカチネーション検出部41Aから送られてくるコンカチネーション情報【図3(a)参照】をクロスコネクトする

【図3(b)参照】。次に、セレクタ制御部43は、コンカチネーションTSI部42A及びアラームTSI部42Bから送られてくるコンカチネーション情報及びアラーム情報を基に、現用及び予備のいずれかの回線設定情報を選択する旨の選択情報をACMセレクタ44へ出力する。

【0071】このセレクタ制御部43は、表2の優先順位に従って、アラームTSI部42Bから送られてくる2つの信号のうち優先順位の低い方を選択するととも

10 に、コンカチネーションTSI部42Aから送られてくる現用と予備のコンカチネーション情報を比較して、コンカチネーションサイズの大きいコンカチネーション容量で選択情報を出力する。

【0072】ここで、セレクタ制御部43は、コンカチネーションである場合は、先頭チャンネル(ch1)についてのみアラーム情報の比較を行ない、例えば、現用と予備の先頭チャンネルを表2を基に比較した結果、予備を選択すべきと判断したときは、先頭チャンネルの選択情報として“1”を出力するが、この先頭チャンネル20に従属する従属チャンネル(ch2~ch12)に対しても、予備の回線設定情報を選択する選択情報“1”を出力する。

【0073】ところで、コンカチネーションの比較に際し、セレクタ制御部43は、受信したコンカチネーション情報が設定されているコンカチネーションより大きいサイズのコンカチネーション情報を受信したときには、チャンネル毎にSTS-1として取り扱う【図9(c)参照】。例えば、コンカチネーションTSI部42Aから送られてくる0系のコンカチネーション情報【出力チャンネル(ch1~ch12)】が、STS-24cのコードを示す場合、セレクタ制御部43は、0系の出力チャンネル(ch1~ch12)をSTS-1として取り扱い、0系と1系のコンカチネーションサイズの比較に際し、STS-1よりSTS-12cの方が大きいことから、STS-12cを選択し(図10参照)、このSTS-12cに搭載されるチャンネル数分の選択情報をACMセレクタ44へ出力する。

【0074】この場合も、セレクタ制御部43は、先頭チャンネル(ch1)のみアラーム情報の比較を行ない、出力チャンネル(ch1)の選択情報として“1”を判断したときには、従属チャンネル(ch2~ch12)の選択情報も“1”として出力する。次に、ACMセレクタ44は、セレクタ制御部43から送られてくる選択情報を基に、バス設定部30のACM30-0及びACM30-1から送られてくる回線設定情報のいずれかをチャンネル毎に選択して、主信号TSI部20へ送出する。

【0075】具体的には、ACMセレクタ44は、出力チャンネル(ch1~ch12)に対して、セレクタ制御部43から送られてくる選択情報が“1”である場合

には、ACM30-1から送られてくる回線設定情報を選択して主信号TSI部20へ出力する(図6参照)。なお、この場合に、ACMセレクタ44は、コンカチネーションの先頭チャンネル(ch1)及び従属チャンネル(ch2~ch12)の選択情報として、ACM30-1から送られてくる回線設定情報を選択して出力する。

【0076】主信号TSI部20は、ACMセレクタ44から送られてくる回線設定情報を基に、出力チャンネル(ch1~ch12)に、入力チャンネル(ch13~ch24)の信号をクロスコネクトする。なお、その他の入力チャンネルの信号に対しても、本クロスコネクト装置10は、アラーム情報の比較等の処理を行なってクロスコネクトする。

【0077】このように、本実施形態に係るクロスコネクト装置10によれば、現用及び予備の主信号をそれぞれクロスコネクト後にパススイッチ処理やサービスセレクト処理せずに、主信号TSI部20は、ACMセレクタ44がセレクタ制御部43にて送出された選択情報を基に選択した現用或いは予備の回線設定情報を用いて、現用或いは予備の主信号のみをクロスコネクトすることにより、パススイッチ処理やサービスセレクト処理を行なえる。

【0078】従って、クロスコネクト装置10は、従来クロスコネクト以外に使用されていたハードスイッチの機能をクロスコネクトで代用できるようにすることにより装置の冗長構成を防止でき、消費電力の低減を図れる。さらに、本クロスコネクト装置10によれば、アラームTSI部42Bが、アラーム検出部41Bにて検出されたアラーム情報をパス設定部30に保持されている回線設定情報に従ってクロスコネクトし、セレクタ制御部43が、出力した現用及び予備の信号のいずれかを選択する旨の選択情報を基に、主信号TSI部20のクロスコネクトを制御するので、確実に装置の冗長構成を防止でき、消費電力の低減を図れる。

【0079】さらに、本クロスコネクト装置10によれば、アラーム検出部41Bが、検出したアラーム情報を表2に示す優先順位に従ってコード化し、セレクタ制御部43が、アラームTSI部42Bにてクロスコネクトされたコードを用いて、選択情報を出力するので、重要なアラームのみをインターフェースすることで、インターフェースの複雑化をも回避でき、装置の簡略化も図れる。

【0080】また、本クロスコネクト装置10によれば、コンカチネーションTSI部20が、コンカチネーション検出部41Aにて検出されたコンカチネーション情報をパス設定部30に保持されている回線設定情報に従ってクロスコネクトし、セレクタ制御部43が、コンカチネーションTSI部42AとアラームTSI部42Bにてクロスコネクトされたコンカチネーション情報を

とアラーム情報とにに基づいて、選択情報を出力するので、迅速にコンカチネーション切替を行なえて、ロス(Loss)する信号を低減できるとともに、コンカチネーションでのアラーム切替も迅速に行なえる。

【0081】さらに、本クロスコネクト装置10によれば、コンカチネーション検出部41Aが、検出したコンカチネーション情報をコード化し、セレクタ制御部43が、コンカチネーションTSI部42Aにてクロスコネクトされたコードをも用いて、選択情報を出力するので、インターフェースの複雑化をも回避でき、装置の簡略化をも図れる。

【0082】または、本クロスコネクト装置10によれば、コンカチネーションにより先頭データと従属データとで複数多重されている信号に対して、先頭データをクロスコネクトした制御と同じ制御を従属データにも行なうので、迅速にコンカチネーション切替を行なえて、ロス(Loss)する信号を低減できるとともに、コンカチネーションでのアラーム切替も迅速に行なえる。

【0083】なお、上述した一実施形態に係るクロスコネクト装置10では、1グループを12チャンネル(STS-12c)として取り扱うようになっているが、例えば、1グループを1チャンネル(STS-1), 3チャンネル(STS-3), 12チャンネル(STS-12c), 24チャンネル(STS-24c), 48チャンネル(STS-48c)等として1グループに含まれるチャンネル数が異なる各グループを取り扱い、複数の異なる伝送容量の信号をクロスコネクトすることもできる。

【0084】例えば、入力Nチャンネルに着目して言えば、Nチャンネルの内で、48チャンネルをSTS-48c, 24チャンネルをSTS-24c, 6チャンネルを2STS-3等と取り扱えるように、クロスコネクト装置10は、構成することができる。ここで、主信号TSI部20の入力チャンネル数“N”中で、如何なる伝送速度の信号を収容するか、また、出力チャンネル数“M”中でも如何なる伝送速度の信号で出力するかは、装置やリングネットワークの保守者等の設定により様々な態様で実施できる。

【0085】すなわち、この場合のクロスコネクト装置10は、高速伝送路に限らず低速伝送路を送られてくる信号を主信号TSI部20に送る一方で、前記と同様にパス設定部30, スイッチトリガ検出部41, スイッチトリガクロスコネクト部42, セレクタ制御部43, ACMセレクタ44の制御により、クロスコネクトを行なうようになっている。

【0086】なお、この場合にACM30-0, 30-1に保持される回線設定情報は、主信号TSI部20にて行なわれるクロスコネクトが上述したものとは異なるため、前述したACM30-0, 30-1に保持される回線設定情報と異なる。具体的な、回線設定情報は、装

置やネットワーク等の保守者の設定により様々であるが、この場合のクロスコネクト装置10においても、現用及び予備の主信号を選択して出力するパススイッチ処理やサービスセレクタ処理を行なうため、スイッチトリガ検出部41のコンカチネーション検出部41A及びアラーム検出部41Bから出力されたコンカチネーション及びアラームのコードは、ACM30-0, 30-1で保持される回線設定情報を基に、スイッチトリガクロスコネクト部42のコンカチネーションTSI部42A及びアラームTSI部42Bにてクロスコネクトされて、セレクタ制御部43へ出力されるようになっている。

【0087】なお、この場合、図5に示すACM30-0, 30-1からコンカチネーションTSI部42A及びアラームTSI部42Bへ出力される回線設定情報は、1グループ当たり12チャンネルが出力されるように記載されているが、12チャンネルに限らず1チャンネルや24チャンネル等である場合がある。また、同様に、図3(b)に示すコンカチネーションTSI部42Aからセレクタ制御部43へ出力されるコード及び図4(b)に示すアラーム検出部42Bからセレクタ制御部43へ出力されるコードを図3(b)や図4(b)は示すが、図3(b)及び図4(b)中に記載の「グループ」もチャンネル数が12個に限らない。

【0088】さらに、図7に示す選択情報や図6に示す回線設定情報も、1グループ当たり12個に限らない。また、複数の異なる伝送速度の信号を取り扱うことから、セレクタ制御部43は、STS-24cを受信すると設定されているチャンネルに対して、STS-48cのコンカチネーションのコードを受信したときには、コードの認識に際し、STS-1として取り扱うようになっている〔図9(b)参照〕。

【0089】また、セレクタ制御部43は、その他の図9(d), (e)を用いて、受信したコンカチネーションコードの認識を行なうようになっている。上述の如く構成された、クロスコネクト装置10では、前述したものと同様の効果が得られる他、予め設計された通りの伝送速度の信号に限りクロスコネクトするのではなく、装置が扱えるチャンネル数の範囲で、様々な伝送速度の信号をクロスコネクトできるので、装置を種々のネットワークへ適用できる自由度もあり、ネットワークの構築に貢献できる。

【0090】以上詳述した以外に、本発明は、発明の趣旨を逸脱しない範囲で種々の態様で実施できる。

【0091】

【発明の効果】以上詳述したように、本発明の請求項1記載のクロスコネクト方法によれば、制御ステップが、保持ステップにて保持されている回線設定情報を基に、現用系の信号及び予備系の信号のうち品質の良い方を選択するように、クロスコネクト制御するので、従来クロスコネクト以外に使用されていたハーディングスイッチの機能

をクロスコネクトに代用して装置の冗長構成を防止できて、消費電力を低減できる。

【0092】一方、本発明の請求項2記載のクロスコネクト装置によれば、クロスコネクト制御部が、メモリ部に保持された回線設定情報を用いて、現用系の信号及び予備系の信号のうち品質の良い方を選択するようにクロスコネクト部をクロスコネクト制御するので、消費電力を低減できる。さらに、本発明の請求項3記載のクロスコネクト装置によれば、警報情報クロスコネクト部が、

10 警報検出部にて検出された警報情報をメモリ部に保持されている回線設定情報に従ってクロスコネクトし、スイッチ制御部が、出力した現用系の信号及び予備系の信号のいずれかを選択する旨の選択情報を基に、クロスコネクト部のクロスコネクトを制御するので、確実に主信号の冗長なクロスコネクト処理を防止でき、消費電力の低減を計れる。

【0093】さらに、本発明の請求項4記載のクロスコネクト装置によれば、警報検出部が、検出した警報情報を所定の優先順位に従ってコード化し、スイッチ制御部

20 が、警報情報クロスコネクト部にてクロスコネクトされたコード化された警報情報を用いて、選択情報を出力するので、重要な警報情報のみをインタフェースすることで、インタフェースの複雑化をも回避でき、装置の簡略化をも計れる。

【0094】または、本発明の請求項5記載のクロスコネクト装置によれば、コンカチネーション情報クロスコネクト部が、コンカチネーション情報検出部にて検出されたコンカチネーション情報をメモリ部に保持されている回線設定情報に従って、クロスコネクトし、スイッチ制御部が、コンカチネーション情報クロスコネクト部と警報情報クロスコネクト部とにてクロスコネクトされたコンカチネーション情報と警報情報を基づいて、選択情報を出力するので、迅速にコンカチネーション切替制御が行なえて、ロス(Loss)する信号を低減できるとともに、コンカチネーションでのアラーム切替も迅速に行なえる。

30 【0095】さらに、本発明の請求項6記載のクロスコネクト装置によれば、コンカチネーション情報検出部が、検出したコンカチネーション情報をコード化し、スイッチ制御部が、コンカチネーション情報検出部にてコード化され、コンカチネーション情報クロスコネクト部にてクロスコネクトされたコンカチネーション情報を用いて、選択情報を出力するので、インタフェースの複雑化をも回避でき、装置の簡略化をも計れる。

40 【0096】または、本発明の請求項7記載のクロスコネクト装置によれば、クロスコネクト制御部が先頭データをクロスコネクトした制御と同じ制御を従属データにも行なうので、迅速にコンカチネーション切替制御を行なえて、ロス(Loss)する信号を低減できるとともに、コンカチネーションでのアラーム切替も迅速に行なえる。

【0097】また、本発明の請求項8記載のクロスコネクト装置によれば、クロスコネクト制御部が先頭データをクロスコネクトした制御と同じ制御を従属データにも行なうので、迅速にコンカチネーション切替制御を行なえて、ロス(Loss)する信号を低減できるとともに、コンカチネーションでのアラーム切替も迅速に行なえる。

【図面の簡単な説明】

【図1】本発明の原理ブロック図である。

【図2】本発明の一実施形態に係るクロスコネクト装置を示すブロック図である。

【図3】(a)は、コンカチネーション検出部から出力されるデータ例を示す図であり、(b)は、コンカチネーションTSI部から出力される出力データ例を示す図である。

【図4】(a)は、アラーム検出部から出力されるデータ例を示す図であり、(b)は、アラームTSI部から出力される出力データ例を示す図である。

【図5】本発明の一実施形態に係るACMから出力される回線設定情報例を示す図である。

【図6】本発明の一実施形態に係るACMからACMセレクタへ出力される回線設定情報例を示す図である。

【図7】本発明の一実施形態に係るセレクタ制御部からACMセレクタへ出力される選択情報例を示す図である。

【図8】本発明の一実施形態に係るセレクタ制御部での受信コードに対する判断を説明するための図である。

【図9】(a)～(e)は、それぞれ一実施形態に係るセレクタ制御部がコンカチネーションのコードを認識するために用いる定義を説明するための図である。

【図10】本発明の一実施形態に係るセレクタ制御部に

おけるコンカチネーションの判定を説明するための図である。

【図11】UPSR及びBLSRのいずれのリングネットワークにも対応できるノード装置の構成例を示すブロック図である。

【符号の説明】

1, 10 クロスコネクト装置

2 クロスコネクト部

3 メモリ部

10 4 クロスコネクト制御部

20 主信号TSI部 (クロスコネクト部)

30 パス設定部 (メモリ部)

30-0, 30-1 ACM

41A コンカチネーション検出部 (コンカチネーション情報検出部)

41B アラーム検出部 (警報検出部)

42 スイッチトリガクロスコネクト部

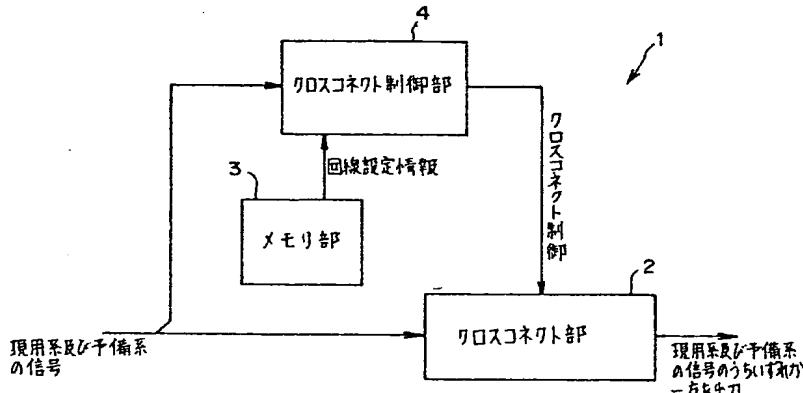
42A コンカチネーションTSI部 (コンカチネーション情報クロスコネクト部)

20 42B アラームTSI部 (警報情報クロスコネクト部)

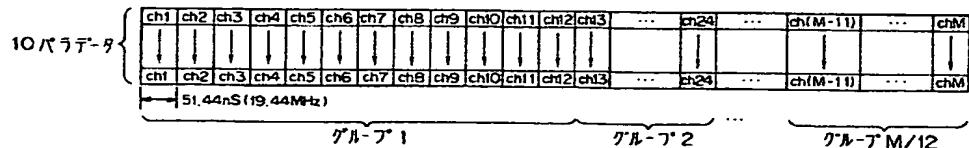
43 セレクタ制御部 (スイッチ制御部)

44 ACMセレクタ

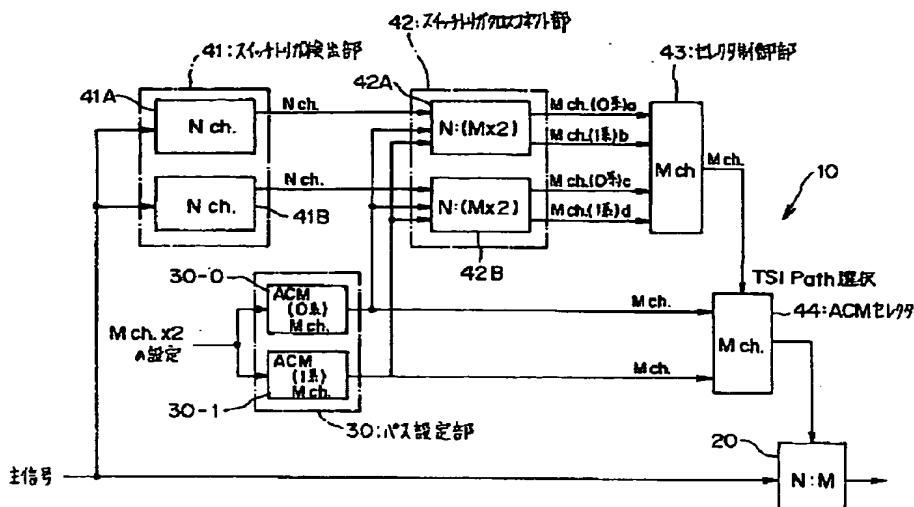
【図1】



【図5】



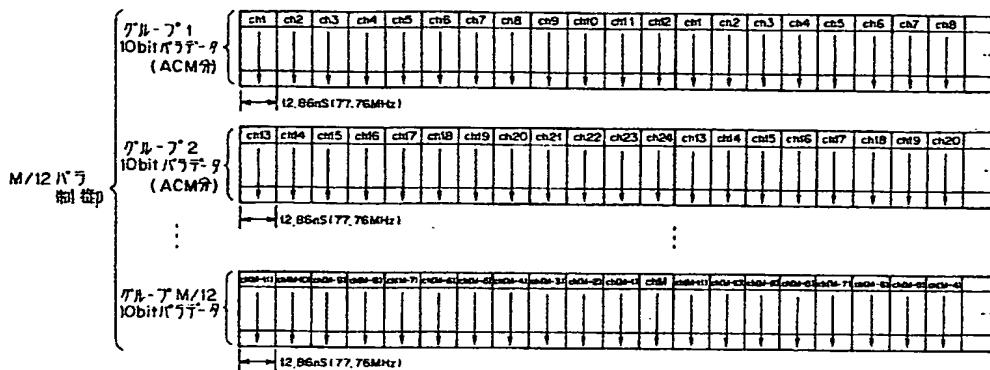
【図2】



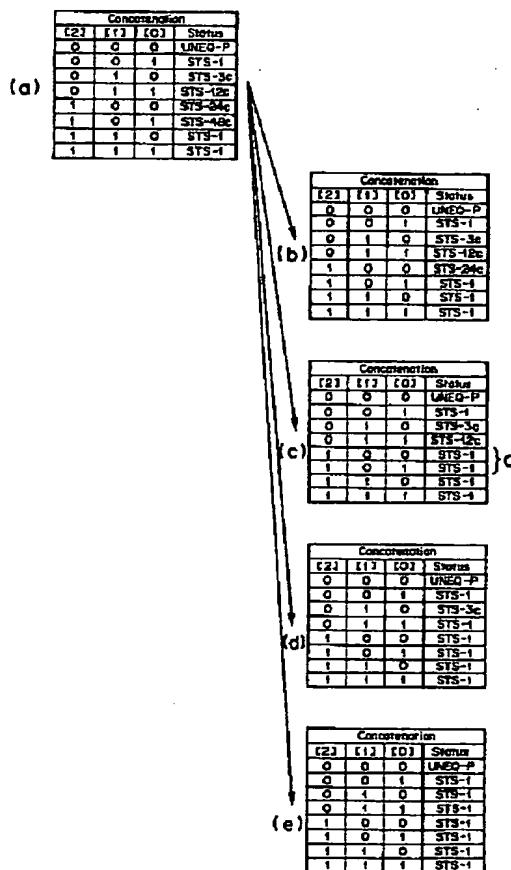
【図8】

Slot	Ch	48c	24c	12c	3c
1	1	0	0	0	0
2	2,3	0	0	0	0
	4	0	0	0	0
	5,6	0	0	0	0
	7	0	0	0	0
	8,9	0	0	0	0
	10	0	0	0	0
	11,12	0	0	0	0
3	13,14	0	0	0	0
	15,16	0	0	0	0
	17	0	0	0	0
	18,19	0	0	0	0
	20	0	0	0	0
	21,22	0	0	0	0
	23	0	0	0	0
	24,25	0	0	0	0
	26	0	0	0	0
	27,28	0	0	0	0
	29	0	0	0	0
	30,31	0	0	0	0
	32	0	0	0	0
	33,34	0	0	0	0
	35	0	0	0	0
	36,37	0	0	0	0
	38	0	0	0	0
	39,40	0	0	0	0
	41	0	0	0	0
	42,43	0	0	0	0
	44	0	0	0	0
	45,46	0	0	0	0
	47	0	0	0	0
	48,49	0	0	0	0
	50	0	0	0	0
	51,52	0	0	0	0
	53	0	0	0	0
	54,55	0	0	0	0
	56	0	0	0	0
	57,58	0	0	0	0
	59	0	0	0	0
	60,61	0	0	0	0
	62	0	0	0	0
	63,64	0	0	0	0
	65	0	0	0	0
	66,67	0	0	0	0
	68	0	0	0	0
	69,70	0	0	0	0
	71	0	0	0	0
	72,73	0	0	0	0
	74	0	0	0	0
	75,76	0	0	0	0
	77	0	0	0	0
	78,79	0	0	0	0
	80	0	0	0	0
	81,82	0	0	0	0
	83	0	0	0	0
	84,85	0	0	0	0
	86	0	0	0	0
	87,88	0	0	0	0
	89	0	0	0	0
	90,91	0	0	0	0
	92	0	0	0	0
	93,94	0	0	0	0
	95	0	0	0	0
	96,97	0	0	0	0
	98	0	0	0	0
	99,100	0	0	0	0
	101	0	0	0	0
	102,103	0	0	0	0
	104	0	0	0	0
	105,106	0	0	0	0
	107	0	0	0	0
	108,109	0	0	0	0
	110	0	0	0	0
	111,112	0	0	0	0
	113	0	0	0	0
	114,115	0	0	0	0
	116	0	0	0	0
	117,118	0	0	0	0
	119	0	0	0	0
	120,121	0	0	0	0
	122	0	0	0	0
	123,124	0	0	0	0
	125	0	0	0	0
	126,127	0	0	0	0
	128	0	0	0	0
	129,130	0	0	0	0
	131	0	0	0	0
	132,133	0	0	0	0
	134	0	0	0	0
	135,136	0	0	0	0
	137	0	0	0	0
	138,139	0	0	0	0
	140	0	0	0	0
	141,142	0	0	0	0
	143	0	0	0	0
	144,145	0	0	0	0
	146	0	0	0	0
	147,148	0	0	0	0
	149	0	0	0	0
	150,151	0	0	0	0
	152	0	0	0	0
	153,154	0	0	0	0
	155	0	0	0	0
	156,157	0	0	0	0
	158	0	0	0	0
	159,160	0	0	0	0
	161	0	0	0	0
	162,163	0	0	0	0
	164	0	0	0	0
	165,166	0	0	0	0
	167	0	0	0	0
	168,169	0	0	0	0
	170	0	0	0	0
	171,172	0	0	0	0
	173	0	0	0	0
	174,175	0	0	0	0
	176	0	0	0	0
	177,178	0	0	0	0
	179	0	0	0	0
	180,181	0	0	0	0
	182	0	0	0	0
	183,184	0	0	0	0
	185	0	0	0	0
	186,187	0	0	0	0
	188	0	0	0	0
	189,190	0	0	0	0
	191	0	0	0	0
	192,193	0	0	0	0
	194	0	0	0	0
	195,196	0	0	0	0
	197	0	0	0	0
	198,199	0	0	0	0
	200	0	0	0	0
	201,202	0	0	0	0
	203	0	0	0	0
	204,205	0	0	0	0
	206	0	0	0	0
	207,208	0	0	0	0
	209	0	0	0	0
	210,211	0	0	0	0
	212	0	0	0	0
	213,214	0	0	0	0
	215	0	0	0	0
	216,217	0	0	0	0
	218	0	0	0	0
	219,220	0	0	0	0
	221	0	0	0	0
	222,223	0	0	0	0
	224	0	0	0	0
	225,226	0	0	0	0
	227	0	0	0	0
	228,229	0	0	0	0
	230	0	0	0	0
	231,232	0	0	0	0
	233	0	0	0	0
	234,235	0	0	0	0
	236	0	0	0	0
	237,238	0	0	0	0
	239	0	0	0	0
	240,241	0	0	0	0
	242	0	0	0	0
	243,244	0	0	0	0
	245	0	0	0	0
	246,247	0	0	0	0
	248	0	0	0	0
	249,250	0	0	0	0
	251	0	0	0	0
	252,253	0	0	0	0
	254	0	0	0	0
	255,256	0	0	0	0
	257	0	0	0	0
	258,259	0	0	0	0
	260	0	0	0	0
	261,262	0	0	0	0
	263	0	0	0	0
	264,265	0	0	0	0
	266	0	0	0	0
	267,268	0	0	0	0
	269	0	0	0	0
	270,271	0	0	0	0
	272	0	0	0	0
	273,274	0	0	0	0
	275	0	0	0	0
	276,277	0	0	0	0
	278	0	0	0	0
	279,280	0	0	0	0
	281	0	0	0	0
	282,283	0	0	0	0
	284	0	0	0	0
	285,286	0	0	0	0
	287	0	0	0	0
	288,289	0	0	0	0
	290	0	0	0	0
	291,292	0	0	0	0
	293	0	0	0	0
	294,295	0	0	0	0
	296	0	0	0	0
	297,298	0	0	0	0
	299	0	0	0	0
	300,301	0	0	0	0
	302	0	0	0	0
	303,304	0	0	0	0
	305	0	0	0	0
	306,307	0	0	0	0
	308	0	0	0	0
	309,310	0	0	0	0
	311	0	0	0	0
	312,313	0	0	0	0
	314	0	0	0	0
	315,316	0	0	0	0
	317	0	0	0	0
	318,319	0	0	0	0
	320	0	0	0	0
	321,322	0	0	0	0
	323	0	0	0	0
	324,325	0	0	0	0
	326	0	0	0	0
	327,328	0	0	0	0
	329	0	0	0	0
	330,331	0	0	0	0
	332	0	0	0	0
	333,334	0	0	0	0
	335	0	0	0	0
	336,337	0	0	0	0
	338	0	0	0	0
	339,340	0	0	0	0
	341	0	0	0	0
	342,343	0	0	0	0
	344	0	0	0	0
	345,346	0	0	0	0
	347	0	0	0	0
	348,349	0	0	0	0
	350	0	0	0	0
	351,352	0	0	0	0
	353	0	0	0	0
	354,355	0	0	0	0
	356	0	0	0	0
	357,358	0	0	0	0
	359	0	0	0	0
	360,361	0	0	0	0
	362	0	0	0	0
	363,364	0	0	0	0
	365	0	0	0	0
	366,367	0	0	0	0
	368	0	0	0	0
	369,370	0	0	0	0
	371	0	0	0	0
	372,373	0	0	0	0
	374	0	0	0	0
	375,376	0	0	0	0
	377	0	0	0	0
	378,379	0	0	0	0
	380	0	0	0	0
	381,382	0	0	0	0

【図6】



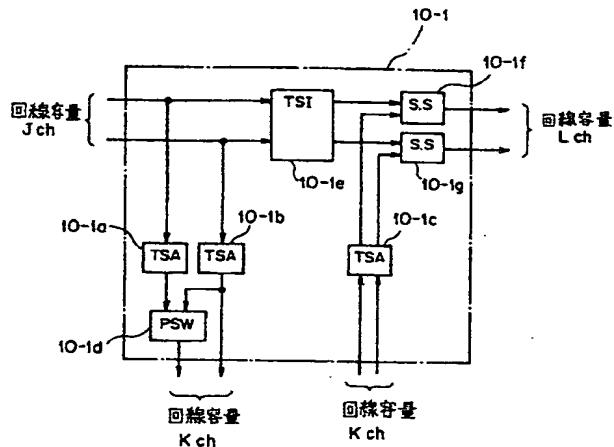
【図9】



【図10】

EAST			WEST			PSW S3 並行化用 Concentration		
[E2J]	[E1J]	[OJ]	[E2J]	[E1J]	[OJ]	48c	24c	12c
0	0	0	UNEO-P	0	0	UNEO-P		
				1	0	STS-1		
				1	0	STS-3c		
				1	0	STS-12c		
				1	0	STS-24c		
				1	0	STS-48c	○	
				1	1	STS-1		
				1	1	STS-3c		
				1	1	STS-12c		
				1	0	STS-24c	○	
				1	0	STS-48c	○	
				1	1	STS-1		
				1	1	STS-3c		
				1	1	STS-12c		
				1	0	STS-24c	○	
				1	0	STS-48c	○	
				1	1	STS-1		
				1	1	STS-3c		
				1	1	STS-12c		
				1	0	STS-24c	○	
				1	0	STS-48c	○	
				1	1	STS-1		
				1	1	STS-3c		
				1	1	STS-12c		
				1	0	STS-24c	○	
				1	0	STS-48c	○	
				1	1	STS-1		
				1	1	STS-3c		
				1	1	STS-12c		
				1	0	STS-24c	○	
				1	0	STS-48c	○	
				1	1	STS-1		

【図11】



フロントページの続き

(51) Int. Cl. 7	識別記号	F I	テマコード (参考)
H O 4 L 12/56		H O 4 M 3/22	B
H O 4 M 3/22		H O 4 L 11/20	1 0 2 Z
		H O 4 Q 11/04	M

(72) 発明者 谷 茂雄 大阪府大阪市中央区城見2丁目2番6号 富士通関西ディジタル・テクノロジ株式会 社内	F ターム (参考) 5K019 AA05 AC09 BA57 CA07 DC04 EA28 5K021 AA05 BB06 DD04 EE01 FF04 GG03 5K028 AA06 NN01 PP04 QQ01 5K030 GA19 JA12 JL10 MB01 MD02 5K069 AA17 AA18 BA02 CB04 CB08 DB14 FA26 HA08 HA09
--	--